

Circuitos Lógicos e Organização de Computadores

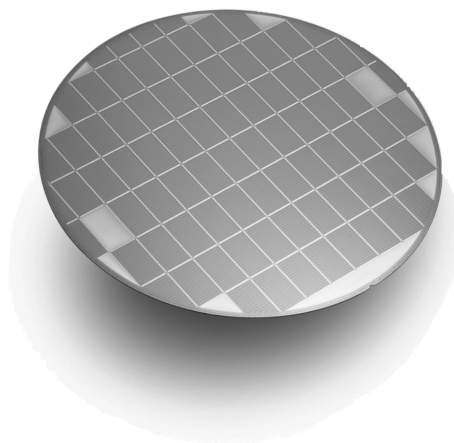
Capítulo 1 – Conceitos de Projeto

Ricardo Pannain

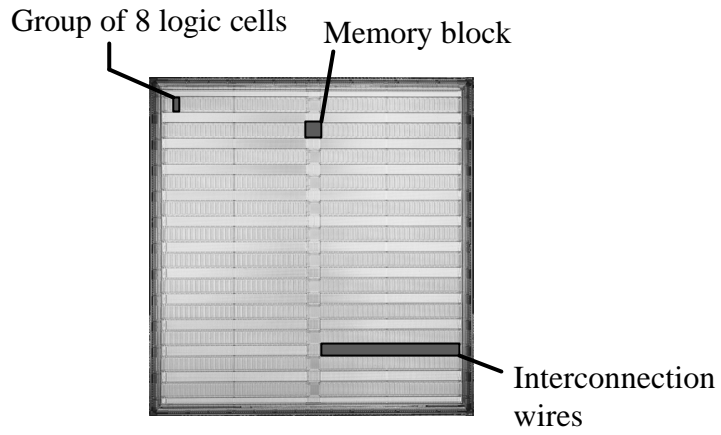
pannain@puc-campinas.edu.br

<http://docentes.puc-campinas.edu.br/ceatec/pannain/>

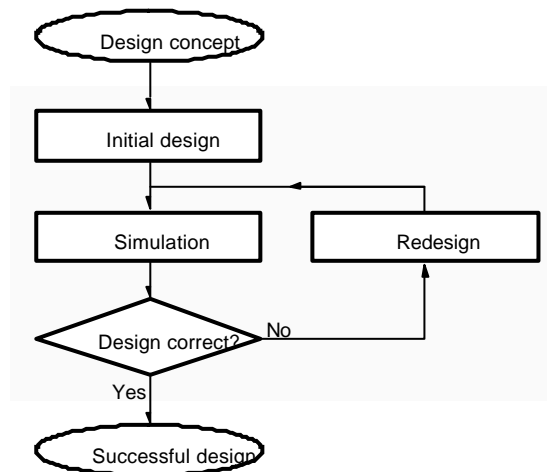
Um wafer de silício



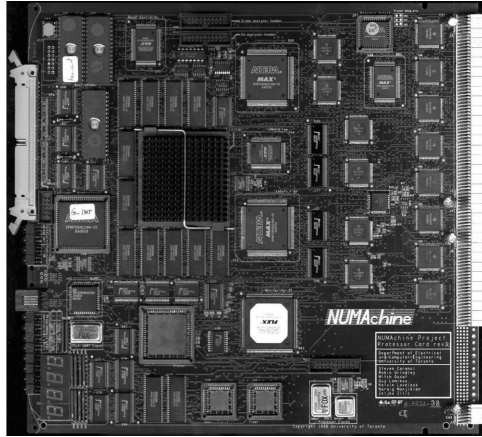
Circuito – Gate Array Programável



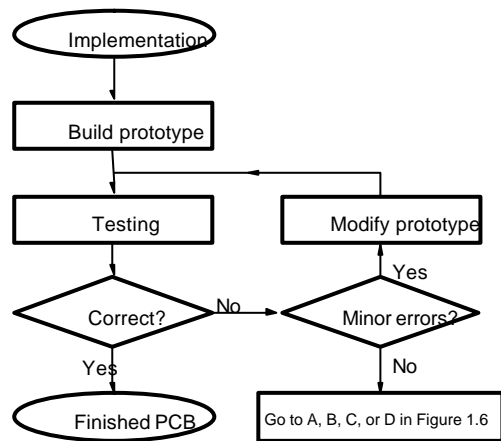
Fluxo Básico de Projeto



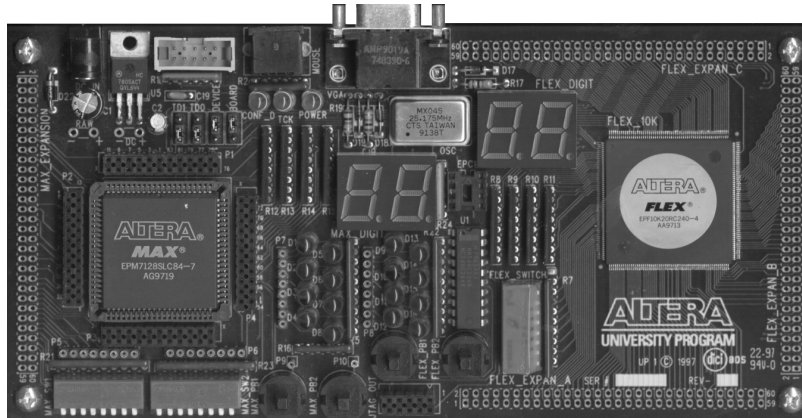
Placa de Circuito Impresso



Desenvolvimento de um PCB



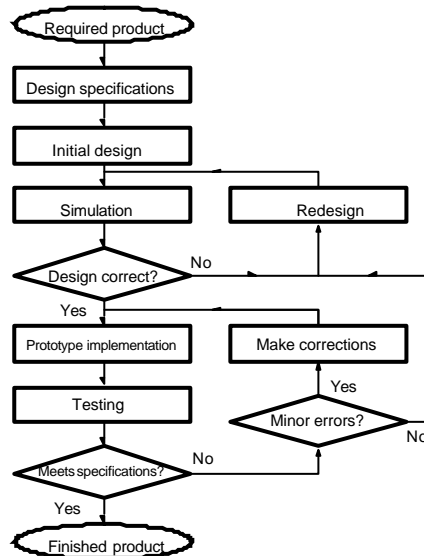
Placa de Desenvolvimento da Altera



Capítulo 1 - Conceitos de Projeto

7

Processo de Desenvolvimento de um Produto



Capítulo 1 - Conceitos de Projeto

8

Fluxo de Projeto de um Circuito Lógico

